

CWUK
畅网微控

Product Manual

CW-NAS-ADLN-K

NAS主板说明书 ^{Ver 1.0}

东莞市畅网计算机科技有限公司
官方网站: www.changwang.com

说明

本说明书包含的内容并不代表本公司的承诺，本公司保留对此手册更改的权力，且不另行通知。

对于任何因安装、使用不当而导致的直接、间接、有意或无意的损坏及隐患概不负责。

本手册所涉及到的其他商标，其所有权为相应的产品厂家所拥有。

订购产品前，请向经销商详细了解产品性能是否符合您的需求。

本说明书内容受版权保护，版权所有，未经许可，不得以机械的、电子的或其它任何方式进行复制。

目录

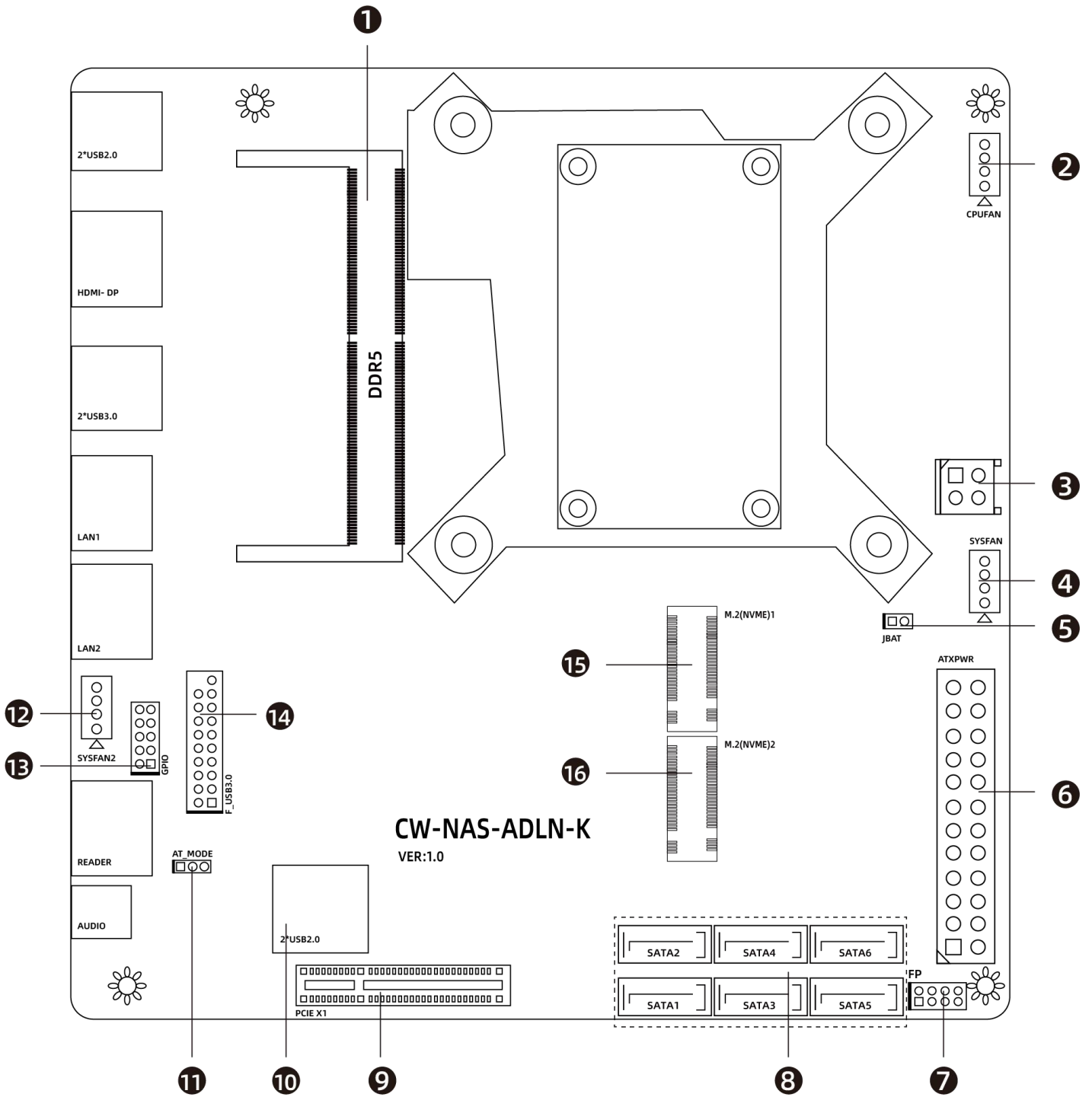
第一章 产品介绍	4
1.1、主板规格	4
1.2、主板布局	5
1.3、I/O 接口	6
第二章 安装	7
2.1、跳线设置	7
2.2、接口定义	8
1.开关跳针：FP	8
2.GPIO 输入输出跳针：GPIO	8
3.硬盘接口：SATA3.0	9
4.USB3.0 跳针：USB3.0	9
5.CPU 风扇跳针：CPUFAN	9
6.系统风扇跳针：SYSFAN	10
7.电池放电跳针：JBAT	10
8.来电自启跳针：AT_MODE	10
第三章 产品展示	11

第一章 产品介绍

1.1、主板规范

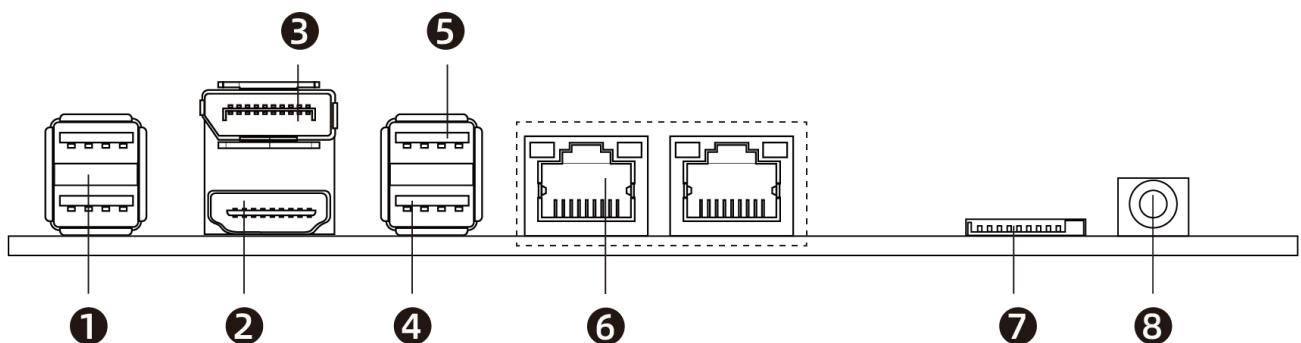
处理器/芯片组	Intel Alder Lake-N N100 / N305 CPU
内存	1* DDR5 4800MHz 内存插槽, 整板最大支持 48GB
网络	2* Intel i226 2.5G 网口
显示支持	1*HDMI+1*DP, 支持同步或异步显示
存储设备	6*SATA3.0, 2* M.2(NVME)
I/O 接口	1*HDMI 1*DP 2* Intel i226 2.5G 网口 1*USB3.0 3*USB2.0 1*READER 1*AUDIO (耳麦二合一)
板内 I/O 接口	2*USB2.0 接口 2*USB3.0 (排针) 2*M.2(NVME) 6*SATA3.0 1*FP 1*GPIO 1*CPUFAN, 2*SYSFAN 1*PCIE X4
看门狗计时器	0-255S , 系统复位
电源规格	ATX 24Pin + 4Pin 供电
温度	存储温度: -20°C -70°C 工作温度: -0°C -60°C
尺寸	170mm*170mm

1.2 主板布局



主板布局接口说明		
1	DDR5	4800MHz 内存插槽，最大支持 16GB
2	CPUFAN	CPU 散热风扇接口
3	ATX12V	ATX 4Pin 供电接口
4	SYSFAN_1	系统风扇接口 1
5	JBAT	主板电池放电跳线
6	ATXPWR	ATX 24Pin 供电接口
7	FP	开关
8	6*SATA	固态硬盘存储，SATA3.0 接口
9	PCIE	PCIE X4 插槽
10	2*USB2.0	板内 2*USB2.0 接口
11	AT_MODE	来电自启
12	SYSFAN_2	系统风扇接口 2（该接口不支持 PWM）
13	GPIO	GPIO 输入输出
14	F_USB3.0	2*USB3.0 排针
15	M.2_1	M.2_1，支持 NVME 协议
16	M.2_2	M.2_2，支持 NVME 协议

1.2、I/O 接口



I/O 接口说明		
1	2*USB2.0	2*USB2.0 接口
2	1*HDMI	高清显示输出
3	1*DP	高清显示输出
4	1*USB2.0	1*USB2.0 接口
5	1*USB3.0	1*USB3.0 接口
6	2*LAN	2*i225/ i226 网卡
7	READER	TF 卡存储
8	AUDIO	音频接口（耳麦二合一）

第二章 安装

安全注意：

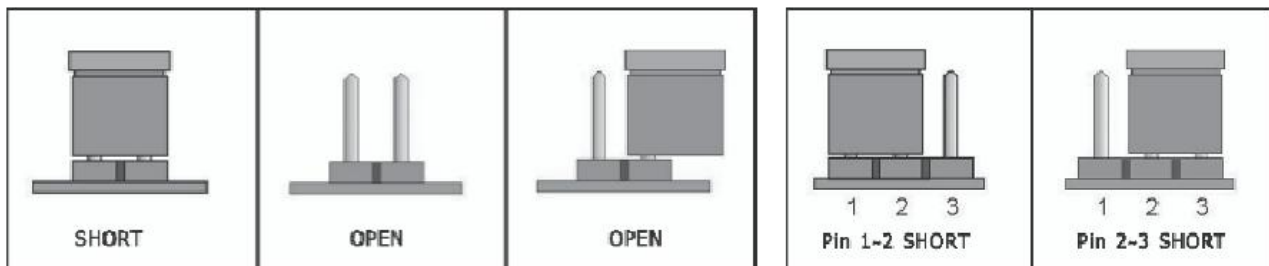
安装前请勿任意撕毁主板上的序列号及代理商保修贴纸等,否则会影响到产品保修期限的认定标准。

- 要安装或移除主板以及其他硬件设备之前请务必先闭电源,并且将电源线处插座中拔除。
- 拿取主板时请尽量不要触碰金属接线部份以避免线路发生短路。
- 拿取主板、中央处理器（CPU）或内存条时，最好戴上防静电手环。若无防静电手环，请确保双手干燥，并先碰触金属物以消除静电。
- 主板在未安装之前，请先置放在防静电垫或防静电袋内。
- 当您要拔除主板电源插座上的插头时，请确认电源供应器是关闭的。
- 请勿让螺丝接触到主板上的线路或零件，避免造成主板损坏或故障。
- 请确定没有遗留螺丝或金属制品在主板上或电脑机箱内。
- 如果您对执行安装不熟悉，或使用本产品发生任何技术性问题时，请咨询专业技术人员。

2.1 跳线规范

如何识别跳线、接口的第 1 针脚：

1. 观察插头插座旁边的文字标记，会用“1”或加粗的线条、△、□符号表示；
2. 看背面的焊盘，□方型焊盘为第 1 针脚。



2 针脚的接头：将跳线帽插入两个针脚将使其关闭（短路）。

3 针脚的接头：跳线帽可插入针脚 1~2 或针脚 2~3 使其关闭（短路）。

2.2、接口定义

1.开关跳针：FP

主板提供 1 个 2*4pin 开关跳针(脚距: 2.00mm)，跳针定义如下：

图形	管脚	定义	管脚	定义
	1	HDDLED+	2	PWRLED+
	3	HDDLED-	4	PWRLED-
	5	RESETBTN#	6	PWRBTN#
	7	GND	8	GND

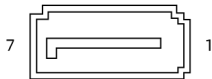
2.GPIO 输入输出跳针：GPIO

主板提供 1 个 2*5pin GPIO 输入输出跳针(脚距: 2.00mm)，跳针定义如下：

图形	管脚	定义	管脚	定义
	1	SIO_GPIO10	2	SIO_GPIO22
	3	SIO_GPIO31	4	SIO_GPIO32
	5	SIO_GPIO33	6	SIO_GPIO41
	7	SIO_GPIO45	8	SIO_GPIO63
	9	GND	10	VCC5

3. 硬盘接口: SATA3.0

主板提供 6 个 1*7pin 硬盘接口, 跳针定义如下:

图形	管脚	定义	管脚	定义
	1	GND	2	SATA_TXP
	3	SATA_TXN	4	GND
	5	SATA_RXN	6	SATA_RXP
	7	GND	8	


4. USB3.0 跳针

主板提供 1 个 2*10pin 加密芯片跳针(脚距: 2.00mm), 跳针定义如下:

图形	管脚	定义	管脚	定义
			1	VCC
	19	VCC	2	USB3RX_N3
	18	USB3RX_N4	3	USB3RX_P3
	17	USB3RX_P4	4	GND
	16	GND	5	USB3TX_N3_C
	15	USB3TX_N4_C	6	USB3TX_P3_C
	14	USB3TX_P4_C	7	GND
	13	GND	8	USB2_N3
	12	USB2_N4	9	USB2_P3
	11	USB2_P4	10	NC

5. CPU 风扇跳针: CPUFAN

主板提供 1 个 1*4pin CPU 风扇跳针(脚距: 2.00mm), 跳针定义如下:

图形	管脚	定义	管脚	定义
	1	GND	2	+12V
	3	DET	4	PWM

6. 系统风扇跳针：SYSFAN

主板提供 2 个 1*4pin 系统风扇跳针(脚距: 2.00mm), 跳针定义如下:

图形	管脚	定义	管脚	定义
1 	1	GND	2	+12V
	3	DET	4	PWM


7. 电池放电跳针：JBAT

主板提供 1 个 1*2pin 电池放电跳针(脚距: 2.00mm), 跳针定义如下:

图形	设置	定义
1 	1-2 开路	正常工作状态
	1-2 短路	清除 CMOS 内容, 所有 BIOS 设置恢复成出厂设置

8. 来电自启跳针：AT_MODE

主板提供 1 个 1*3pin 来电自启跳针(脚距: 2.00mm), 跳针定义如下:

图形	管脚	定义
1 	1-2	NORMAL
	2-3 (Default)	AUTO_ON

CW-ADLN-NAS-K GPIO 说明

RW 进入步骤:

选择 IO Index/IO Data 分别输入 2E/2F

输入 key: o 0X2E 0X87;o 0X2E 0X01;o 0X2E 0X55;o 0X2E 0X55

进入 GPIO 控制页面: 07 下输入 07:

PIN 名称	GPIO	GPIO mode	GPIO 地址(SIO)
GPIO 1 Config	GPIO10	Input	0x25 Bit0=1 0xC0 Bit0=1 0xC8 Bit0=0
		Output low	0x25 Bit0=1 0xC0 Bit0=1 0xC8 Bit0=1 0xA00 Bit0=0
		Output high	0x25 Bit0=1 0xC0 Bit0=1 0xC8 Bit0=1 0xA00 Bit0=1
GPIO 2 Config	GPIO22	Input	0x26 Bit2=1 0xC1 Bit2=1 0xC9 Bit2=0
		Output low	0x26 Bit2=1 0xC1 Bit2=1 0xC9 Bit2=1 0xA00 Bit2=0
		Output high	0x26 Bit2=1 0xC1 Bit2=1 0xC9 Bit2=1 0xA00 Bit2=1
GPIO 3 Config	GPIO31	Input	0x27 Bit1=1 0xC2 Bit1=1 0xCA Bit1=0
		Output low	0x27 Bit1=1 0xC2 Bit1=1 0xCA Bit1=1 0xA02 Bit1=0
		Output high	0x27 Bit1=1 0xC2 Bit1=1 0xCA Bit1=1 0xA02 Bit1=1
GPIO 4 Config	GPIO32	Input	0x27 Bit2=1 0xC2 Bit2=1 0xCA Bit2=0
		Output low	0x27 Bit2=1 0xC2 Bit2=1 0xCA Bit2=1 0xA02 Bit2=0
		Output high	0x27 Bit2=1 0xC2 Bit2=1 0xCA Bit2=1 0xA02 Bit2=1
GPIO 5 Config	GPIO33	Input	0x27 Bit3=1 0xC2 Bit3=1 0xCA Bit3=0
		Output low	0x27 Bit3=1 0xC2 Bit3=1 0xCA Bit3=1 0xA02 Bit3=0
		Output high	0x27 Bit3=1 0xC2 Bit3=1 0xCA Bit3=1 0xA02 Bit3=1
GPIO 6 Config	GPIO41	Input	0x28 Bit1=1 0xC3 Bit1=1 0xCB Bit1=0

		Output low	0x28 Bit1=1 0xC3 Bit1=1 0xCB Bit1=1 0xA03 Bit1=0
		Output high	0x28 Bit1=1 0xC3 Bit1=1 0xCB Bit1=1 0xA03 Bit1=1
GPIO 7 Config	GPIO45	Input	0x28 Bit5=1 0xC3 Bit5=1 0xCB Bit5=0
		Output low	0x28 Bit5=1 0xC3 Bit5=1 0xCB Bit5=1 0xA03 Bit5=0
		Output high	0x28 Bit5=1 0xC3 Bit5=1 0xCB Bit5=1 0xA03 Bit5=1
GPIO 8 Config	GPIO63	Input	0x2D Bit3=1 0xCD Bit3=0
		Output low	0x2D Bit3=1 0xCD Bit3=1 0xA05 Bit3=0
		Output high	0x2D Bit3=1 0xCD Bit3=1 0xA05 Bit3=1

第三章 产品展示

